⑩ 公 開 特 許 公 報 (A) 昭62 - 168407

@Int_Cl_1

- - 1

識別記号

庁内整理番号

❸公開 昭和62年(1987)7月24日

H 03 H 7/18 H 04 L 27/22 7328-5 J J -8226-5 K

審査請求 未請求 発明の数 1 (全3頁)

砂発明の名称 位相変調信号移相器

②特 願 昭61-9654

②出 願 昭61(1986)1月20日

@発明者小野 慎二

東京都港区芝5丁目33番1号 日本電気株式会社内

東京都港区芝5丁目33番1号

⑪出 願 人 日本電気株式会社

邳代 理 人 弁理士 八幡 義博

明細言

1. 発明の名称

位相変調信号移相器

2. 特許請求の範囲

3. 発明の詳細な説明

(産森上の利用分野)

本発明は位相変調信号の無限移相器に関する。

(従来の技術)

従来の信号移相手段は第2図の校に所望の移田 量に対応する電圧をROM(Read Only Memory) 31に記憶させておき、移相時に位相情報信号入 力端子3から位相情報信号を入力し、その信号に対するROM31の電圧を乗算回路193人のは 20にかけN相変調信号入力端子1から決出力され、90°分波器18で分波された各分波出力との 、90°分波器18で分波された各分波出力との 行で合成するという方法かであった。

(発明が解決しようとする問題点)

しかしながら上途した第2図の移相器ではステップでしか位相を変えられず、位相を細かく手ではメモリーを多く必要とし、書き込む手でも大となる欠点があり、また、ディレか変えられまっても位相はステップでしか変欠点があっては号の変換点もずれてしまったの位相差を検出するP

S K 遅延検波回路や信号相関の測定回路等のよう に位相変調信号同士の位相を合せる必要がある場 合、その調整に手間取るという問題があった。

本発明の目的は、上記従来技術の問題点に顧みて、簡単な回路構成で、位相変調信号の位相を連続的に移相させることのできる移相器を提供することにある。

(問題点を解決するための手段)

- الماليد- سه

 $S_N = sin \{N\omega t + 2\pi + N\theta (t)\}$

$$S_s = sin(N\omega t + N\theta(t))$$
 ———(3)

$$S_c = cos \{N\omega t + N\theta(t)\}$$
 ———(4)

と表すことができる。

一方、Ν 通倍信号 S m を C W 可変移相器 1 3 で位相を θ ν だけ移相された信号 S σ は

$$S_{\theta} = \sin \left(N\omega t + N\theta (t) - \theta v\right)$$
 ——(5)

で表される。この信号 S 。 は ミキサ 回路 1 4 および同 1 5 へ加えられている。 一方、信号 S s がミキサ 回路 1 4 に加えられ、信号 S c が ミキサ 回路 1 5 に加えられているとすると、 ミキサ 回路 1 4 の出力 S m と ミキサ 回路 1 5 の出力 S m はそれぞれ次の(6) 式および(7) 式で表される。

$$S_M = S_S \cdot S_\theta = (3) \text{ d} \times (5) \text{ d}$$
 (6)

$$S_{M} = S_{C} \cdot S_{\theta} = (4) \operatorname{\vec{\pi}} \times (5) \operatorname{\vec{\pi}} \qquad (7)$$

次いで、信号Smは低域ろ波器16を通過し、

のみを抽出して前記複素乗算器へ直流制御信号と して出力する2つの低域ろ波器と: を具備する ことを特徴とする位相変調信号移相器である。

(作用)

次に本発明の作用を図面を参照して説明する。 第1図は本発明の位相変調信号移相器の実施例の 構成を示すブロック図である。第1図で1はN相 変調信号入力端子、2は移相後のN相変調信号引 効端子、11はN通信回路、12、18は90。 分波器、13はCW(Constant Wave)可変低 器、14、15はミキサ回路、16、17は近づる る波器、19、20は乗算回路、21はです。 ッド(合成器)である。なお、Nは興復号S。 今、入力端子1から入力する位相変調信号S。

$$S_1 = \sin \left(\omega t + 2\pi/N + \theta(t)\right)$$
 ----(1)

但し、ω: 角周波数、 N: 位相変調の相数、 θ(t): 時刻tにおける位相

とすると、SiをN通倍回路でN通倍した信号 Swは

信号 S'm は低域ろ波器 1 7 を通過するので(6) 式および(7)式中の高周波成分は抑圧され直流 成分のみが出力され、低域ろ波器 1 6 の出力 S my および低域ろ波器 1 7 の出力 S'myはそれぞれ(8)式、(9)式のようになる。

$$S_{MF} = c \circ s \theta v$$
 (8)

$$S_{nr} = -\sin\theta v \qquad -----(9)$$

そして、信号Smrは乗算回路19へ加えられ、 信号Smrは乗算回路20へ加えられる。

無限移相器の複葉乗算器にかける信号はいかなる移相においても移相後の振幅を一定にする必要がある為、制御信号のRMS(Root Mean Square) 値は一定である必要があるがこの回路での制御信号である(8)式と(9)式は

$$\sqrt{(\cos\theta_{\rm V})^2 + (-\sin\theta_{\rm V})^2} = 1$$
 --- (10)
となり条件を満足している。

次に、信号 S · を 9 0 ° 分波器 1 8 で分波した 2 つの分波出力 S · および同 S · は次の (11) 式、 (12) 式で表すことができる。

$$S_{1a} = \sin \left(\omega t + 2\pi / N + \theta(t)\right) \qquad ----(11)$$

 $S_{1c} = \cos \left(\omega t + 2\pi/N + \theta(t)\right) \qquad ---- (12)$

今、信号 Sieが乗算回路 1 9 へ加えられ、信号 Sieが乗算回路 2 0 に加えられると、乗算回路 1 9 の出力信号は信号 Smpと同 Sieの積となり、乗算回路 2 0 の出力信号は信号 Smpと同 Sieの積となる。そして、これら2つの積信号はハイブリッド 2 1 の出力信号 So は

 $S_0 = S_{1a} \cdot S_{MP} + S_{1c} \cdot S_{MP}$ $= s i n \{\omega t + 2\pi/N + \theta(t)\} \cdot c o s \theta v$ $+ c o s \{\omega t + 2\pi/N + \theta(t)\} \cdot (-s i n \theta v)$

 $= \sin \left(\omega t + 2\pi/N + \theta(t) - \theta_v\right)$ ————————————————————————(13) となる。これは入力帯域信号の位相を θ_v 可変させたものであることを示している。

良く知られている様にCWの可変移相器は低域 ろ波器の可変コンデンサを調整すること等により 連続可変できる為、CW可変移相器 1 3 は 0 v を 連続可変することができるので、N相変調信号の 位相を連続可変できることになる。

(発明の効果)

本発明の移相器は、以上詳細に説明した構成と

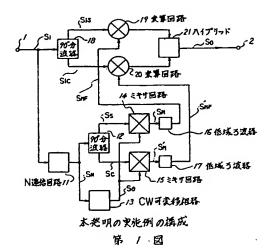
作用によりN相の位相変調信号の移相を、従来の移相器のようなステップ可変ではなく連続可変出来るという利点がある。従って、1ビット間の位相差を検出するPSK遅延検波回路や信号相関の対定回路等において位相変調信号同士の位相を合せることが容易にでき調整時間の軽減に大きな効果をもたらすことができるという利点がある。

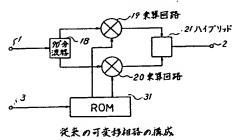
4. 図面の簡単な説明

第1図は本発明の実施例の構成を示すブロック 図、第2図は従来の可変移相器の構成を示すブロック図である。

1 … … N 相変調信号入力端子、 2 … … 移相後のN 相変調信号出力端子、 3 … … 位相情報信号入力端子、 1 1 … … N 逓倍回路、 1 2 、1 8 … … 9 0 ° 分波器、 1 3 … … C W 可変移相器、 1 4 、1 5 … … ミキサ回路、 1 6 、1 7 … … 低域ろ波器、 1 9 、2 0 … … 乗算回路、 2 1 … … ハイブリッド(合成器)、 3 1 … … R O M。

代理人 弁理士 八 幡 義 惊





第 2 图

-27-